

«Уральский радиотехнический колледж им. А.С. Попова»

<p style="text-align: center;">ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p style="text-align: center;">Председатель ЦМК _____ Д.Л. Боровиков</p>	<p style="text-align: center;">ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №1</p> <p style="text-align: center;">по ОП.03</p> <p style="text-align: center;">Архитектура аппаратных средств</p> <p style="text-align: center;">Специальность 09.02.02 Семестр 6</p>	<p style="text-align: center;">УТВЕРЖДАЮ</p> <p style="text-align: center;">Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p style="text-align: center;">«__» _____ 20__ г.</p>
--	---	---

Вопросы и практические задания

1 Функции конъюнкция, дизъюнкция, штрих Шеффера, стрелка Пирса. Условное графическое обозначение элементов, реализующих эти функции.

2 флаги, системный флаг, системный таймер.

3 SIMM 72-pin имеет организацию 4М x32. Микропроцессор Pentium. Организация ИМС 4М x8. Контроллер ОЗУ позволяет формировать 16М адресов. Определить:

- количество ИМС на модуле;
- банк (по определению);
- минимальное количество модулей и емкость ОП;
- количество банков;
- максимальное количество модулей и емкость ОП.

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №2</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 Назначение мультиплексора. Условное графическое обозначение мультиплексора. Назначение входов и выходов.</p> <p>2 АЛУ микропроцессора. Назначение. Арифметические операции.</p> <p>3. процесс обработки прерываний МП</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №3</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	--	--

Вопросы и практические задания

- 1 Функции инверсия, неравнозначность, равнозначность. Условное графическое обозначение элементов, реализующих эти функции..
- 2 Структура и форматы целых чисел, чисел со знаком.
- 3 конвейер обработки команд.

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

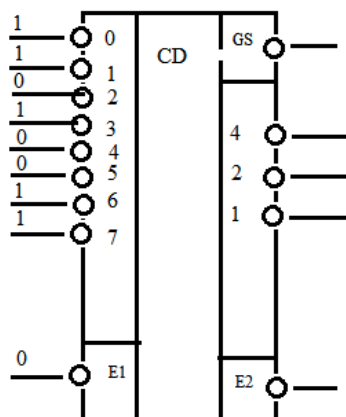
<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №4</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 Асинхронный RS – триггер с прямыми входами. Схема. УГО. Таблица состояний.</p> <p>2 магистраль, командные циклы, цикл захвата магистрали</p> <p>3 Тактовая частота шины расширения 66МГц. Шина данных шины расширения 64 бита. Шина адреса шины расширения 32 бита. Обмен по шине выполняется за один такт. Рассчитать пропускную способность шины.</p>		

Преподаватель: Р.А. Кабанов

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №5</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	--	---

Вопросы и практические задания

1. Назначение дешифратора. Полный дешифратор. Условное графическое обозначение дешифратора. Назначение входов и выходов. Принцип работы.
2. Структура и форматы вещественных чисел.
3. укажите название устройства, опишите входы и выходы, укажите выходной сигнал



Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №6</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <ol style="list-style-type: none"> 1. JK – триггер. УГО. Таблица состояний. Временные диаграммы работы 2. Устройство управления микропроцессора. 3. флаги, назначение, количество и типы 		

Преподаватель: Р.А. Кабанов

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №7</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02 Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1. Назначение шифраторов. Шифраторы в интегральном исполнении, назначение входов и выходов.</p> <p>2 Структура и форматы двоично – десятичных данных. Символьные данные</p> <p>3 архитектуры КЭШ памяти, принцип работы КЭШ</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №8</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	--	--

Вопросы и практические задания

1 Асинхронный RS – триггер с инверсными входами. Схема. УГО. Таблица состояний.

2 Регистры общего назначения микропроцессора. Управление разрядностью регистров.

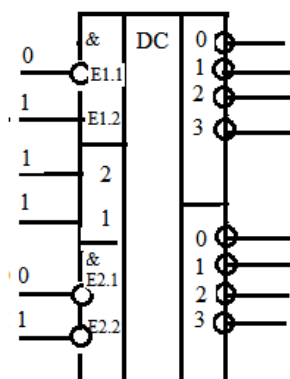
3 цифровой автомат, комбинационные схемы, отличия и особенности

Преподаватель: Р.А. Кабанов

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №9</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	--	--

Вопросы и практические задания

- 1 Назначение триггеров. Классификация триггеров.
- 2 АЛУ микропроцессора. Регистры дескрипторы
3. укажите название устройства, опишите входы и выходы, укажите выходной сигнал



Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

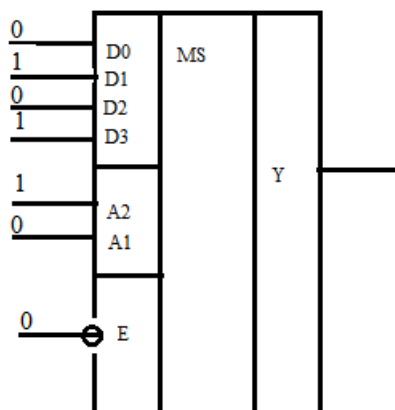
<p>ОДОБРЕН</p> <p>ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК</p> <p>_____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №10 по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность</p> <p>09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 D- триггер. Т – триггер. УГО. Таблицы состояний. Временные диаграммы работы.</p> <p>2 Мультиплексор, назначение определение вводов выводов, УГО</p> <p>3 Перевести числа в двоичный код, выполнить операции, предложенные в примере, показать все преобразования и определить флаги полученного результата</p> <p style="text-align: center;">+17 –(+12) -11-22</p>		

Преподаватель: Р.А. Кабанов

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №11</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	---	--

Вопросы и практические задания

- 1 Регистр памяти в интегральном исполнении. Назначение входов, выходов. Принцип работы.
- 2 Режимы работы микропроцессора: режим реального времени; режим защищенной памяти.
- 3 укажите название устройства, опишите входы и выходы, укажите выходной сигнал .



Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p style="text-align: center;">ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p style="text-align: center;">Председатель ЦМК _____ Д.Л. Боровиков</p>	<p style="text-align: center;">ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №12</p> <p style="text-align: center;">по ОП.03</p> <p style="text-align: center;">Архитектура аппаратных средств</p> <p style="text-align: center;">Специальность 09.02.02 Семестр 6</p>	<p style="text-align: center;">УТВЕРЖДАЮ</p> <p style="text-align: center;">Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p style="text-align: center;">«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 Регистр сдвига в интегральном исполнении. Назначение входов и выходов. Режимы работы. Временные диаграммы работы.</p> <p>2 Шина адреса микропроцессора. Адресное пространство памяти.</p> <p>3 Организация ИМС динамического ОЗУ 4М x 8. Общие входы-выходы данных. Три состояния. Рассчитать емкость. Начертить УГО. Начертить временную диаграмму режима записи.</p>		

Преподаватель: Р.А. Кабанов

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №13</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 ИМС динамической оперативной памяти. УГО. Назначение входов, выходов. Временные диаграммы работы.</p> <p>2 микросхемы ПЗУ, виды, хранимое ПО</p> <p>3 Представить число (-278) в формате «целое слово со знаком»</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №14</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Миньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 Классификация регистров.</p> <p>2 тайминги, перечислить все виды</p> <p>3 Организация ИМС статической памяти 32x4. Общие входы-выходы данных. Три состояния. Рассчитать емкость. Начертить УГО. Начертить временную диаграмму режима чтения.</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №15</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <ol style="list-style-type: none">1. Пакетный цикл обмена микропроцессора и памяти.2. Автоконфигурирование устройств шины PCI.3. Выполнить операцию над данными, представленными в формате «байт со знаком». <p>(-26) + 15</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №16</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 мультиплексор, виды мультиплексоров. Назначение входов и выходов. 2 загрузчик ОП, настройки BIOS 3 SIMM 72-pin имеет организацию 2М x32. Микропроцессор Pentium. Организация ИМС 2М x16. Контроллер ОЗУ позволяет формировать 4М адресов. Определить:</p> <ul style="list-style-type: none"> - количество ИМС на модуле; - банк (по определению); - минимальное количество модулей и емкость ОП; - количество банков; - максимальное количество модулей и емкость ОП. 		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №17</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 SIMM модули.. Организация. Емкость. Напряжение питания</p> <p>2 преобразование регистра из последовательного в параллельный</p> <p>3 Представить число 75 в форматах «BCD упакованный», «BCD неупакованный»</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН</p> <p>ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК</p> <p>_____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №18 по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность</p> <p>09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 контроллер прямого доступа, принцип работы.</p> <p>2 Гиперпотокные, скалярные и суперскалярные процессоры процессоры.</p> <p>3 двухканальный режим работы, принцип работы</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №19</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 DIMM модули. Организация. Емкость. Поколения модулей. Напряжение питания. 2.SRAM DRAM память, память по способу доступа к информации 3 Представить число –25,75 в формате «короткое вещественное»</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №20</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1. программируемый контроллер прерывания. 2. Термоконтроль микропроцессора. 3 пространственная локальность , временная локальность статической памяти</p>		

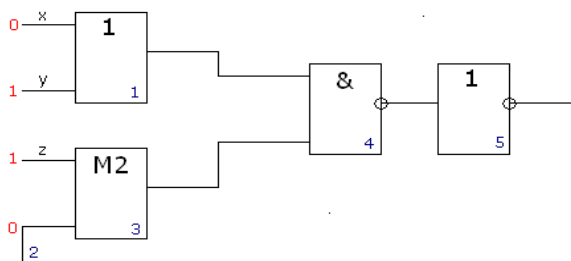
Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН</p> <p>ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК</p> <p>_____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №21 по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность</p> <p>09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	---	--

Вопросы и практические задания

- 1 Основные характеристики памяти.
- 2.вектор прерываний, формирование адреса к обработчику
- 3 Указать названия элементов. Записать функцию на выходе каждого элемента и функцию на выходе схемы. Указать значение сигнала (0 или 1) на выходе каждого элемента.



Преподаватель: Р.А. Кабанов

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №22</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 Банк памяти.</p> <p>2.Размещение информации в памяти, формула определения количества физических адресов</p> <p>3.Сегментированная модель памяти, расчет физического адреса в режиме реальных адресов.</p>		

Преподаватель: Р.А. Кабанов

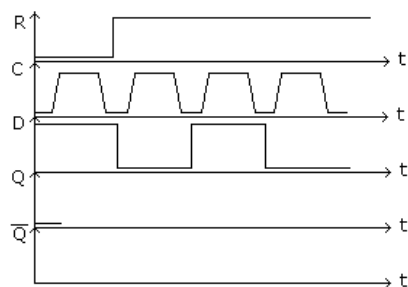
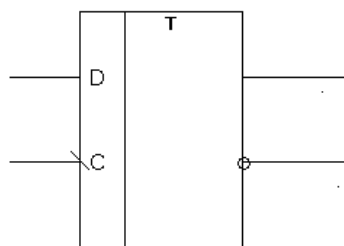
<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №23</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	---	---

Вопросы и практические задания

1 ИМС статической оперативной памяти. УГО. Назначение входов, выходов. Временные диаграммы работы.

2 Определения: синхронная и асинхронная шины; демультиплексированная и мультиплексированная шина. Конструктивная, информационная и электрическая совместимость устройств.

3 Назовите триггер. Укажите синхронные информационные входы и асинхронные информационные входы, опишите синхровход. Постройте временную диаграмму работы триггера.



Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №24</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 Характеристики асинхронных и синхронных ИМС динамической оперативной памяти FRM, EDO, BEDO, SD RAM.</p> <p>2 Шина PCI- express. Уровни. Индикаторы. Горячее отключение.</p> <p>3 Выполнить операции над данными 34h v B9h BEh ⊕ 3Ch</p>		

Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №25</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 Назначение контроллера DMA. Принцип работы</p> <p>2.состав УУ микропроцессора</p> <p>3 Преобразовать функцию У в базис Шеффера $y = (\bar{x}_1 \wedge x_2) \vee (x_3 \vee \bar{x}_4)$. Построить схему на элементах Шеффера.</p>		

Преподаватель: Р.А. Кабанов

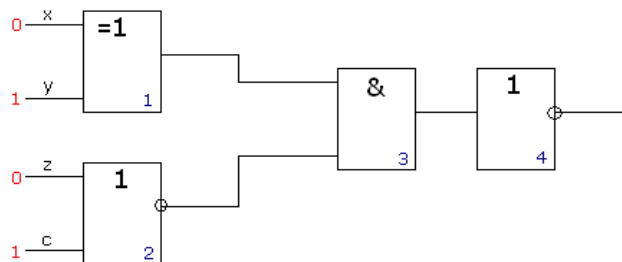
<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №26</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	---	---

Вопросы и практические задания

1 Характеристики синхронных ИМС динамической оперативной памяти DDR, DDR1, DDR2. Стандарт JEDEC

2. диспетчер памяти, сегментные регистры

3 Указать названия элементов. Записать функцию на выходе каждого элемента и функцию на выходе схемы. Указать значение сигнала (0 или 1) на выходе каждого элемента.



Преподаватель: Р.А. Кабанов

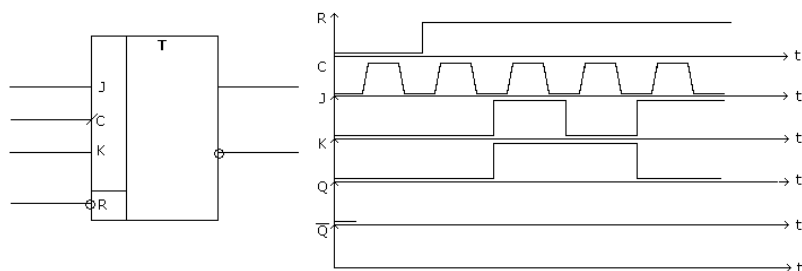
<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №27</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 . AGP порт, режимы работы.</p> <p>2 . КЭШ со сквозной записью. КЭШ с отложенной записью</p> <p>3 Представить число 59 в форматах «BCD упакованный», «BCD неупакованный»</p>		

Преподаватель: Р.А. Кабанов

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №28</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____ Миньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	---	--

Вопросы и практические задания

- 1 Контроль информации по паритету.
- 2.реальный режим адресов, защищенный режим адресов
- 3 Назовите триггер. Укажите синхронные информационные входы и асинхронные информационные входы, опишите синхровход. Постройте временную диаграмму работы триггера.



Преподаватель: Р.А. Кабанов

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №29</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02 Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе _____Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 системный порт, предназначение .</p> <p>2 . вектор прерывания, виды прерываний.</p> <p>3 в программе TD.exe отобразить сегмент данных .</p>		

«Уральский радиотехнический колледж им. А.С. Попова»

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №30</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
--	---	---

Вопросы и практические задания

- 1 виды прерываний, вектор прерывания.
- 2 . системный таймер.
- 3 в программе TD.exe вычислить физический адрес данных находящихся по относительному ds:0004.

Преподаватель: Р.А. Кабанов

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №31</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 процесс инициализации процессора. 2 . маскируемые и немаскируемые аппаратные прерывания. 3 определить способ адресации предложенной команды MOV ax, [0005], MOV bx+di, ax.</p>		

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №32</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 процесс синхронизации процессора. 2 .блокированные псевдоблокируемые циклы. 3 структура команды, назначение полей команды</p>		

<p>ОДОБРЕН ЦМК «ЭВМ»</p> <p>Протокол от «__» __ 20__ г. №__</p> <p>Председатель ЦМК _____ Д.Л. Боровиков</p>	<p>ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №33</p> <p>по ОП.03</p> <p>Архитектура аппаратных средств</p> <p>Специальность 09.02.02</p> <p>Семестр 6</p>	<p>УТВЕРЖДАЮ</p> <p>Заместитель директора по учебно-методической работе</p> <p>_____Меньшикова С. Н</p> <p>«__» _____ 20__ г.</p>
<p>Вопросы и практические задания</p> <p>1 ведущий и ведомый ПКП .</p> <p>2 . перехват системной шины контроллером ПДП.</p> <p>3 определить способ адресации предложенной команды MOV ah, [0007], MOV ah, ah.</p>		